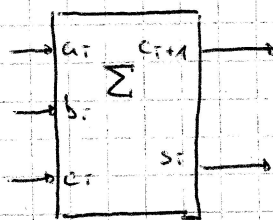
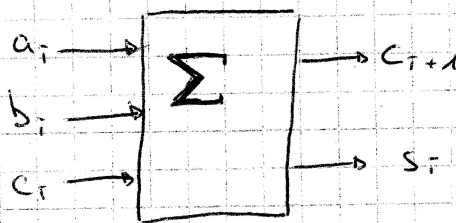


→ Einführung Einheitsverzögerung Δ
 jeder Block verzögert um Δ

Verzögerung Summenstelle s_i
 a_i oder $b_i \rightarrow s_i \approx 2\Delta$
 $c_i \rightarrow s_i \approx 1\Delta$

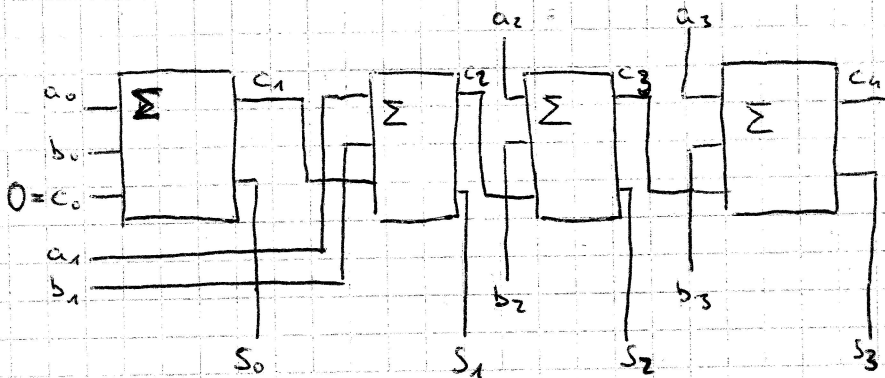
Verzögerung Übertragungsstelle c_{i+1}
 a_i oder $b_i \rightarrow c_{i+1} \approx 3\Delta$
 $c_i \rightarrow c_{i+1} \approx 2\Delta$

≙ Symbol einer Volladdierstelle



Bsp. Verschaltung von 4 Stellen

serielle Übertragung
 (Ripple Carry Adder)



längster Weg a_0 (oder b_0) $\rightarrow c_1 \rightarrow c_2 \rightarrow c_3 \rightarrow s_3 \Rightarrow 8\Delta$

Bitbreite n (Stellenzahl n) $\rightarrow \frac{3\Delta + 1\Delta + (n-2) \cdot 2\Delta}{1 \text{ Stelle}} = \text{allg. für Bitbreite } n$