

	<p>F A C H H O C H S C H U L E J E N A</p>	<p>Fachbereich Elektrotechnik Informationstechnik Schaltkreisentwurf Prof. H.W. Wagner</p>	<p><b>Praktikum 2</b> <b>MAX PLUS + II</b> <b>Textdesign</b></p>
--	--	--	--

#### 4. Aufgabe      1 Bit Addierer

Entwerfen Sie mit Hilfe logischer Gleichungen einen 1 Bit Volladdierer

- Erzeugen Sie ein neues Projekt für o.g. Addierer
- Wählen Sie für Ihr Design die Schaltkreisfamilie CLASSIC oder MAX 7000 aus
- Entwerfen Sie in einem Textdesign File mit Hilfe logischer Gleichungen den Addierer
- Weisen Sie die Funktion mit Hilfe des Simulators nach
- Vergleichen Sie das Ergebnis mit dem Ergebnis aus Praktikum 1

#### 5. Aufgabe      4 zu 1 Multiplexer

Entwerfen Sie mit Hilfe logischer Gleichungen einen 4 zu 1 Multiplexer

- Erzeugen Sie ein neues Projekt
- Wählen Sie für Ihr Design die Schaltkreisfamilie CLASSIC oder MAX 7000 aus
- Entwerfen Sie in einem Textdesign File mit Hilfe logischer Gleichungen den Multiplexer
- Weisen Sie die Funktion mit Hilfe des Simulators nach
- Erzeugen Sie ein Symbol

#### 6. Aufgabe      1 aus 4 Demultiplexer

Entwerfen Sie mit Hilfe logischer Gleichungen einen 1 aus 4 Demultiplexer

- Erzeugen Sie ein neues Projekt
- Wählen Sie für Ihr Design die Schaltkreisfamilie CLASSIC oder MAX 7000 aus
- Entwerfen Sie in einem Textdesign File mit Hilfe logischer Gleichungen den Multiplexer
- Weisen Sie die Funktion mit Hilfe des Simulators nach
- Erzeugen Sie ein Symbol

#### 7. Aufgabe      programmierbare Datenverbindung

Entwerfen Sie mit Hilfe der Symbole aus Aufgabe 2 und 3 eine programmierbare Datenverbindung

- Erzeugen Sie ein neues Projekt
- Wählen Sie für Ihr Design die Schaltkreisfamilie CLASSIC oder MAX 7000 aus
- Entwerfen Sie in einem Graphikdesign File die programmierbare Datenverbindung
- Weisen Sie die Funktion mit Hilfe des Simulators nach