

	<p>F A C H H O C H S C H U L E J E N A</p>	<p>Fachbereich Elektrotechnik Informationstechnik Schaltkreisentwurf Prof. H.W. Wagner</p>	<p><b>Praktikum 1</b> <b>MAX PLUS + II</b> <b>Graphikdesign</b></p>
--	--	--	---

### 1. Aufgabe      1 Bit Volladdierer

- Erzeugen Sie ein neues Projekt für o.g. Addierer
- Wählen Sie für Ihr Design die Schaltkreisfamilie CLASSIC oder MAX 7000 aus
- Entwerfen Sie in einem Graphikdesign File mit Hilfe der Logikelemente Negation, UND ODER aus der Library *prim* den Addierer
- Weisen Sie die Funktion mit Hilfe des Simulators nach
- Erzeugen Sie für Ihr Design ein Symbol

### 2. Aufgabe      4 Bit Addierer

- Erzeugen Sie ein neues Projekt für o.g. Addierer
- Wählen Sie für Ihr Design die Schaltkreisfamilie CLASSIC oder MAX 7000 aus
- Entwerfen Sie in einem Graphikdesignfile mit Hilfe des Symbols aus Aufgabe 1 den Addierer
- Weisen Sie die Funktion mit Hilfe des Simulators nach
- Beachten Sie eventuelle Hasards bei der Simulation
- Ermitteln Sie die minimale Verzögerungszeit für den Addierer
- Erzeugen Sie für Ihr Design ein Symbol

### 3. Aufgabe      8 Bit Addierer

- Erzeugen Sie ein neues Projekt für o.g. Addierer
- Wählen Sie für Ihr Design die Schaltkreisfamilie CLASSIC oder MAX 7000 aus
- Entwerfen Sie in einem Graphikdesign File mit Hilfe des Symbols aus Aufgabe 2 den Addierer
- Weisen Sie die Funktion mit Hilfe des Simulators nach
- Beachten Sie eventuelle Hasards bei der Simulation
- Ermitteln Sie die minimale Verzögerungszeit für den Addierer