1.1.4 HL-Dioden

1.1.4.1 Bändermodell

Das Bändermodell ist ein Hilfsmittel zur Veranschaulichung von Leitungsvorgängen.

<i>Begriffe:</i> Term:	möglicher energetischer Zustand von Ladungsträgern in einem Atom,
Band:	möglicher energetischer Bereich von Ladungsträgern in einem Festkörper,
Valenzband:	Band gebundener Elektronen, freibewegliche Defektelektronen an der Oberkante des Valenzbandes,
Leitband:	höchstes Energieband, freibewegliche Elektronen an der Unterkante des Leitbandes,
verbotene Zone:	unmöglicher energetischer Bereich des Aufenthaltes von Ladungsträgern, i. d. R. der Bereich zwischen Valenz- und Leitband, $W_G = W_L - W_V$
Fermienergie:	oberste Energiegrenze für den Aufenthalt von Elektronen bei T = 0K, bei reinen Halbleitern liegt die Fermienergie im verbotenen Bereich, bei stark gestörten Kristallen kann die Fermienergie in das Valenzband (starke Konzentration von Defektelektronen) oder das Leitband (starke Konzentration von Elektronen) verschoben sein, (entartete Halbleiter), materialabhängige Rechengröße,

1.1.4.2 Halbleiter (Silizium)

- 1.1.4.2.1 Allgemeine Fakten:
- elementarer Halbleiter mit tetraederförmiger Kristallstruktur
- Schmelzpunkt: 1450°C Siedepunkt: 2630°C Dichte: 2,33 $\frac{g}{cm^3}$
- Leitfähigkeit des Halbleiters vom Energieinhalt des Materials abhängig
 ⇒ Generations- (und Rekombinations)prozesse

Energie	Erklärung	Vorgang
Energiezufuhr		
Energieabgabe		

- 1.1.4.2.2 Leitungsmechanismen im Halbleiter (Auswahl)
- Diffusion: Ladungsträgerbewegung, a. g. von Konzentrationsausgleich,
- Drift: Ladungsträgerbewegung, a. g. von Feldeinfluss,

Injektion:

 Ladungsträgerinjektion

1.1.4.2.3 Eigenleitung (Intrinsicleitung)



Zweidimensionale Struktur eines eigenleitenden HL-Kristalls



Bändermodell eines homogenen eigenleitenden HL-Kristalls



Material	n _i / cm ⁻³
Germanium	
Silizium	

Energiedifferenz der verbotenen Zone

Material	WG / eV
Germanium	
Silizium	
Gallium-Arsenid	



Übergang Valenzband-Leitband

1.1.4.2.4 Störstellenleitung (Donatorleitung)



Zweidimensionale Struktur eines p-leitenden HL-Kristalls



Zweidimensionale Struktur eines n-leitenden HL-Kristalls

Leitungstyp	Material	Dotanden	Wirkung
p-Leitung			-
			-
			-
			-
n-Leitung			-
			-

Übersicht und Zusammenfassung zur Störstellenleitung



Lage der Akzeptor- und Donatorterme in der verbotenen Zone



Valenzband-Akzeptorterm



Lage des Ferminiveaus in Abhängigkeit der Dotierungskonzentration,

.....





1.1.4.3 Aufbau und Wirkungen am pn-Übergang

1.1.4.3.1 Der stromlose pn-Übergang

1.1.4.3.1.1 Ausgangspunkt:

- monokristallines Silizium, teils p- teils n-dotiert,
- gleiche Konzentration der Dotanden in p- und n-Gebiet,
- sprunghafte Änderung der Dotierung, (abrupter pn-Übergang)

1.1.4.3.1.2 Übersicht

Zeit	n-Gebiet (Kathode)	p-Gebiet (Anode)
I		
I		
I		
I		
I		
I		
I		
I		
I		
I		
I		
I		
I		
<u> </u>		
V		

1.1.4.3.1.3 Modell des Kristalls



Zusammenhänge am stromlosen pn-Übergang

1.1.4.3.1.4 Bändermodell des stromlosen pn-Überganges



stromlosen pn-Überganges

thermodynamisches Gleichgewicht:

-

1.1.4.3.2 Der stromdurchflossene pn-Übergang

1.	1.4.3.2.1	Übersicht

Betriebsart	Durchlassrichtung	Sperrrichtung
Kennzeichen	-	-
	-	-
Vorgänge	-	-
	-	-
	-	-
	-	-
Effekt	-	-
		-

1.1.4.3.2.2 Modell des Kristalls



Einfluss der Spannung auf die Sperrschichtbreite



1.1.4.3.2.3 Bändermodell des stromdurchflossenen pn-Überganges

stromdurchflossenen pn-Überganges in Durchlassrichtung

Störung des thermodynamischen Gleichgewichts durch Anlegen einer Spannung in Durchlassrichtung



Die Darstellungen am Rand der Raumladungszone lassen sich wie folgt deuten:

- 1. Löcherdiffusionsstrom im n-Gebiet:
- 2. Elektronendiffusionsstrom im p-Gebiet:

Minoritätsträgerkonzentration am Rand der Raumladungszone



Minoritätsträgerrandkonzentration

Die Konzentration der Minoritätsträger ist eine Funktion der angelegten Durchlassspannung. Dabei gilt im wesentlichen: n ~ $U_{\mbox{pn}}$

Hinweis: Beachten Sie die hohen Ladungsträgerkonzentrationen i. Z. mit dem Umschalten!

1.1.4.4 Übersicht zu HL-Dioden



1.1.4.6 Wechselstromersatzschaltbild

1.1.4.7 Strom-Spannungsbeziehung an Si - HL-Dioden

1.1.4.7.1 Strom-Spannungsbeziehung des pn-Überganges



1.1.4.7.2 Strom- Spannungsbeziehung von HL-Dioden

Neben den Eigenschaften des pn-Überganges müssen die Widerstandskomponenten in der HL-Diode berücksichtigt werden. Je nach der Betriebsart determinieren andere Widerstandskomponenten das Verhalten. Die Zusammenhänge lassen sich im Gleichstromersatzschaltbild ablesen, anhand dessen die weiteren Betrachtungen angestellt werden

Betriebsart	Durchlassrichtung	Sperrrichtung
bestimmende Komponente		

1.1.4.8 Kennlinie einer Siliziumdiode



UF	
US	
UR	
UBr	
١F	
IR	

Frage:

Wie werden die genannten Kennwerte U_S und $I_{S 0}$ aus der I/U - Kennlinie ermittelt? Tragen Sie die Kennwerte in die Kennlinie ein!

 l_{s0}

1.1.4.9 Temperaturabhängigkeit

	TKD	Δθ
$I_{S} = I_{S0}$	e –	

.....

1.1.4.10 Kennlinie einer Silizium-Diode unter Berücksichtigung der Temperaturabhängigkeit

Physikalische Analyse des Temperaturverhaltens

- Zustandsanalyse bei Raumtemperatur
- Betrachtung der Änderungen bei Temperaturerhöhung

Störstellenerschöpfung:

- (fast) alle Störstellen (Dotanden) sind ionisiert,
- trotz Energiezufuhr kaum Zunahme der thermische Generation (Majoritätsträger)

Ursachen für thermische Abhängigkeiten

- 1. Änderung der Temperaturspannung
- 2. Änderung der Konzentration von Minoritätsträgern



Veränderung der U/I-Kennlinie bei einer Temperaturerhöhung um 10K

Aufgabe:

Diskutieren Sie die Einflüsse der Temperatur anhand der Kennliniengleichung!

1.1.4.11 Z-Diode

Physikalische Grundlagen

• Zener - Effekt (Feldeffekt, eigentlich Tunneleffekt)

Lawineneffekt

Strom- Spannungs- Kennlinie einer Z – Diode



Kennlinie einer Z-Diode (Darstellung des Sperrbereich dominiert)

Arbeitsbereich: III.-Quadrant,

- begrenzt durch Verlustleistungshyperbel und hochohmigen Kennlinienast,

Frage:

Wie kann der inhärente differentielle Widerstand $r_{Z i}$ der Z - Diode im Arbeitsbereich ermittelt werden? Wie groß ist der differentielle Widerstand $r_{Z i}$ oberhalb der Z-Spannung?

1.1.4.12 Dynamisches Verhalten von Halbleiterdioden

Schaltzeiten:



Allgemeine Definition der Schaltzeiten





Schaltzeiten

Oszilloskopische Analyse der Umschaltvorgänge

Eingangsgröße: Ausgangsgröße:



Schematische Darstellung des Umschaltvorganges an HL-Dioden

Simulation eines Schaltvorgangs unter Verwendung von "PSpice"



Zeitfunktionen der Eingangs- und Ausgangsspannung

Aufgaben:

Bestimmen Sie die Schaltfrequenz und die näherungsweise die Ausschaltzeit! Erläutern Sie die Ursachen für das Ausschaltverhalten!

1.1.4.13 Anwendungen

1.1.4.13.1 Einweggleichrichtung



Schaltung Einweggleichrichter





Verlauf der Eingangsspannung

Verlauf der Ausgangsspannung



Spannungsverlauf am Einweggleichrichter ohne Ladekondensator (detaillierte Darstellung)

Ermitteln Sie aus dem vorgestellten Diagramm:

- die Schleusenspannung,
- die maximale Flussspannung.



Ansatz zur Beschreibung der Spannungs- bzw. Strom-Zeit-Funktion am Einweggleichrichter

iD = iR + iC für Aufladung:

für Entladung:







Spannungs- und Stromverläufe am Einweggleichrichter mit Ladekondensator als Funktion der Zeit

1.1.4.13.2 Schaltungen zur Spannungsstabilisierung



Dimensionierung: (worst case)



Ansatz zur Dimensionierung: Maschensatz





Kennlinie der Stabilisierungsschaltung mit Z-Diode



Kennlinien Z-Diodenstabilisierung

Berechnen Sie aus der o.g. Kennlinie! - die Größe des Vorwiderstandes

- IZ max
- die zulässigen Widerstände RL min, RL max ,

ges.: RV, Glättungsfaktor G, S

geg.: Randbedingungen: Schaltung, $U_e = 24V \pm 10\%$ $R_{min} = 2 k\Omega$, $R_{max} = Leerlauf$, Z-Diode: $U_Z = 12V r_Z = 5\Omega$, $P_V = 0,5W$ $TK_D = 6 10^{-4} \frac{1}{K}$, $R_{th}JA = 300 \frac{K}{W}$

Dimensionierung:

 $R_V \max = \frac{U_{e \min} - U_Z}{I_L \max + I_Z \min}$

 $R_{V \min} = \frac{U_{e \max} - U_Z}{I_L \min + I_Z \max}$

 $R_V = \Omega$ (gewählt nach E12-Reihe)

Kenngrößen von Stabilisierungsschaltungen

Glättungsfaktor

Im Glättungsfaktor werden ausschließlich die Spannungsänderungen a. g. der Oberschwingungen der Restwechselspannung (f \geq 100Hz) berücksichtigt.

- Beachte: Restwechselspannung nicht sinusförmig,
 - Frequenz so hoch, dass keine Änderung der Sperrschichttemperatur auftritt,
 - Mittelwert von $I_Z = const.$

Gleichung zur empirischen Bestimmung des Glättungsfaktors

Stabilisierungsfaktor

Im Stabilisierungsfaktor werden auch die Spannungsänderungen im Langzeitbereich berücksichtigt.

- Beachte: quasistatisches Verhalten der Spannung (Änderungen über einen größeren Zeitraum),
 - Änderungen von Iz,
 - Änderungen der Sperrschichttemperatur,
 - Berücksichtigung des thermischen differentiellen Widerstandes,

Gleichung zur empirischen Bestimmung des Stabilisierungsfaktors



Modellierung von Kenngrößen

Beispiel: Glättungsfaktor

Schlagworte: Ersatzschaltbild, Kenngröße, Spannungsteiler, Eigenschaften von Quellen, Ersatzwiderstand,

Ersatzschaltbild der Z-Diode	Kennlinienkonstruktion
U_z r_{zi}	
	Legende zu den Kennlinien
	1 Widerstand
	2 ideale Spannungsquelle
	3 Z – Diode (resultierende Kennlinie)

Ansatz:

1.2 Aktive Bauelemente

1.2.4 Transistoren

1.2.4.1 Übersicht



1.2.4.2 Bipolartransistor

1.2.4.2.1 Aufbau und Funktion des Bipolartransistors



Lateralschnitt eines Transistors

nichtmaßstäbliche Darstellung der Struktur

- Basisweite wB klein gegenüber mittlerer freier Weglänge sB

mittlere freie Weglänge sB :

Der mittlere Weg, den ein Ladungsträger innerhalb Generation - Rekombination zurücklegt.

Für Si-NF-Transistor gilt: $1\mu m$ < w_B < $10\mu m$ und $s_B\approx n$ 100 μm



Wirkungsweise bei angelegter äußerer Spannung

.....

.....

.....

- •
- •
- •
- •

Verstärkerwirkung Voraussetzungen:			
Betriebsart \Rightarrow	aktiv Normal		
	\Downarrow	\downarrow	
	\Downarrow	Emitter-Basis-Diode	
	↓		
	\Downarrow		
	Basis	-Kollektor-Diode	
			"hochohmiger" Widerstand

Wirkungskette:

Die Tatsache, dass geringe Änderungen der Basis-Emitter-Spannung große Änderungen des Kollektorstromes und damit große Änderungen des Spannungsabfalles am Kollektorwiderstand RC verursachen, ist als interpretierbar!

1.2.4.2.2 Kennwerte

1.2.4.2.2.1 Gleichstromkennwerte

maximaler Kollektorstrom:	IC max
maximale Kollektorspannung:	UCE max
Verlustleistung:	PV = UCE IC
Stromverstärkung in der Betriebsart "aktiv normal":	$B_N = \frac{I_C}{I_B}$

1.2.4.2.2.2 Wechselstromkennwerte

Transistor - Modell h - Ersatzschaltbild



 Eingangsspannung
 Eingangsstrom
 Ausgangsspannung
 Ausgangsstrom

Die Bezugspfeile im h-ESB sind i. d. R. in symmetrischer Form definiert.

h-Parameter

h11	 	(für $u_2 = 0$,)
h12	 	(für i ₁ = 0,)
h21	 	(für $u_2 = 0$,)
h22	 	(für i ₁ = 0,)

Vierpolgleichungen:



1.2.4.2.3 Kennliniengleichungen





Vierquadrantenkennlinienfeld eines Bipolartransistors

Beispiel: Vervollständigen Sie das Kennlinienfeld und führen Sie folgende Auswertung durch!

- Eintragen der Widerstandsgerade für R_C bei U_B = 20Vund I_K = 40mA!
- Eintragen des qualitativen Verlaufes der Kennlinien für $U_{CB} = 0V$ und $I_{B} = 0$!
- Berechnen des Wertes für RC!

Betriebsarten deren Kennzeichen

	Basis-Emitter-Diode	Basis-Kollektor-Diode
aktiv normaler Betrieb		
Übersteuerungsbereich		
Sperrbereich		
inverser Betrieb		

Übung:

Kennzeichnen Sie die Betriebsbereiche im Ausgangskennlinienfeld!

1.2.4.2.5 Kennlinienaufnahme

1.2.4.2.5.1 Eingangskennlinie

1.2.4.2.5.2 Ausgangskennlinie

1.2.4.2.6 Konstruktion der Übertragungs- und Rückwirkungskennlinie

1.2.4.2.7 Arbeitspunkte und h-Parameter im Kennlinienfeld

1.2.4.2.8 Aussteuerung im Kennlinienfeld

1.2.4.2.9 Transistor als Verstärker

1.2.4.2.9.1 Eintaktverstärkerstufe (A-Betrieb) in Emitterschaltung

1.2.4.2.9.1.1 Allgemeines

A-Betrieb

Wo befindet sich der Arbeitspunkt im Ausgangskennlinienfeld bei Analoganwendungen? Frage: Welche Randbedingung für die Dimensionierung lässt sich daraus ableiten? Antwort: 60 l_c / mA 50 $I_B = 250 \mu A$ I_B = 200μA 40 I_B = 150μA 30 $I_B = 100 \mu A$ 20 AP analog $I_B = 50 \mu A$ 10 0 . 12 14 16 2 6 8 10 18 20 $U_{\text{CE}}\,/\,V$



Emitterschaltung

1.2.4.2.9.1.2 Statische Dimensionierung

Die statische Dimensionierung umfasst die Einstellung des Arbeitspunktes.

Algorithmus:

1.2.4.2.9.1.3 Dynamische Dimensionierung

Die dynamische Dimensionierung beinhaltet u. a. die Einstellung des zu übertragenden Frequenzbereiches. Durch die passiven Bauelemente in der Schaltung, die Eigenschaften des Transistors und das Layout der Platine wird der zu übertragende Frequenzbereich determiniert. Es wird untere und eine obere Grenzfrequenz realisiert.

Bei der Grenzfrequenz gilt für RC-Glieder 1. Ordnung unabhängig vom Frequenzverhalten:



Algorithmus für die dynamische Dimensionierung:

- Aufstellen des Wechselstrom-Ersatzschaltbildes (WESB),

-

-

-
-

- Bestimmung der Ersatzkomponenten (Ersatzwiderstände) aus den beteiligten Bauelementen,

.....

-

1.2.4.2.9.2 A-Verstärkerstufe in Emitterschaltung mit Basisspannungsteiler



Bauelemente der Schaltung:
R ₁
R ₂
RC
C ₁
C ₂
Komponenten außerhalb der Schaltung:
r _G
RL
Verstärkerstufe mit Basisspannungsteiler

1.2.4.2.9.2.1 Statische Dimensionierung

Maschensatz:

Knotenpunktsatz:

Ableitung:

Dimensionierung von R1:

Dimensionierung von R₂:

Dimensionierung von RC:

1.2.4.2.9.2.2 Dynamische Dimensionierung

Veranschaulichung zur dynamischen Dimensionierung der Schaltung mit Basisspannungsteiler: Kurzschluss der Betriebsspannung:



Ersetzen des Transistorsymbols durch das h-ESB:

WESB der Schaltung

Behandlung der Spannungs- und Stromquellen als ideal:

Bestimmung der Ersatzkomponenten aus den beteiligten Bauelementen:

Einkoppelkondensator

Auskoppelkondensator

(parasitäre) Lastkapazität

 $R_{ers 1} = (R_1 \parallel R_2 \parallel h_{11}) + r_G$

 $R_{ers 2} = \left(\frac{1}{h_{22}} \parallel R_{C}\right) + R_{L}$

 $R_{ers L} = \frac{1}{h_{22}} || R_C || R_L$

Frequenzverhalten identifizieren (HP oder TP):

Übertragungsglied aus:	Übertragungsglied aus:	Übertragungsglied aus:
Einkoppelkondensator und Ersatzwiderstand	Auskoppelkondensator und Ersatzwiderstand	(parasitärer) Lastkapazität und Ersatzwiderstand
relevante Grenzfrequenz:	relevante Grenzfrequenz:	relevante Grenzfrequenz:

Explizieren der gesuchten Bauelemente:

<u></u>	

Einfluss mehrerer gleichartiger Übertragungsglieder auf das Frequenzverhalten

1.2.4.2.9.2.3 Dynamische Dimensionierung

$$C_{1} = \frac{1}{2\pi f_{gu} ((R_{1} || R_{2} || h_{11}) + r_{G})} k$$

$$C_{2} = \frac{1}{2\pi f_{gu} \left(\left(\frac{1}{h_{22}} || R_{C} \right) + R_{L} \right)} k$$

$$f_{go} = \frac{1}{2\pi C_{L} \left(\frac{1}{h_{22}} || R_{C} || R_{L} \right)}$$

1.2.4.2.9.2.4 Dynamische Kenngrößen der Verstärkerstufe

Eingangswiderstand:	r ₁ = R ₁ R ₂ h ₁₁

Ausgangswiderstand:

$$r_2 = R_C || \frac{1}{h_{22}}$$

Spannungsverstärkung:

$$v_{u} = -\frac{h_{21}}{h_{11}} (R_{C} || R_{L})$$

(Phasenverschiebung des Ausgangssignals um ϕ = - 180°)

Aufgabe:

Transformieren Sie alle Aussagen und Berechnungen zur A-Verstärkerstufe in Emitterschaltung mit Basisspannungsteiler auf eine A-Verstärkerschaltung in Emitterschaltung mit Basisvorwiderstand.

Hinweis: Bei der Stufe mit Basisvorwiderstand entfällt der Widerstand R $_2$ des Teilers.

Aufgabe: Berechnen Sie eine Verstärkerstufe in Emitterschaltung mit Basisvorwiderstand!

geg.:	$n_{11} e = 3,3K_{22}$	IC = 2IIIA	1g u = 18H2
	h12 e = 1,35 10 ⁻⁴	$U_{CE} = \frac{D}{2}$	f _{g o} = 18kHz
	h21 e = 410	UB = 12V	$r_{G} = 50\Omega$
	h _{22 e} = 12,3μS	u ₁ = 10mV	$R_L = 2k\Omega$
ges.:	R ₁ , R _C , C ₁ , C ₂ , r ₁ ,	r2, v _u , u2	
	Percepton Sie mägl		

Lösungen:	$R_1 = 2,3M\Omega$	C ₁ = 4,2µF	$r_1 = 3,5 k\Omega$
	$R_{C} = 3k\Omega$	$C_2 = 3,1 \mu F$	$r_2 = 2,9k\Omega$

v_u = - 141

1.2.4.3 Transistor als Schalter

	Widerstandswert im EIN-Zustand	Widerstandswert im AUS-Zustand
mechanischer Schalter		
elektronischer Schalter		

1.2.4.3.1	Vergleich	mechanischer	/elektronischer	Schalter
-----------	-----------	--------------	-----------------	----------

Vergleich anhand realisierbarer Widerstandswerte

1.2.4.3.2 Dimensionierung transistorisierter Schaltstufen

1.2.4.3.2.1 Allgemeine Aussagen

	EIN- oder X-Zustand	AUS- oder Y-Zustand
Basisstrom		
Kollektorstrom		
Basis-Emitter-Spannung		
Kollektor-Emitter-Spannung		

Größen am Transistor und deren typische Werte

1.2.4.3.2.2 Dimensionierung von Schaltstufen ohne Übersteuerung



Arbeitspunkte eines Transistorschalters ohne Übersteuerung

Ausgangskennlinienfeld mit Arbeitspunkten ohne Übersteuerung

Voraussetzung:

Es gilt ein Zusammenhang von $I_C = f(I_B)$ im "aktiv normal Bereich".



Transistorschaltstufe

Unter Beachtung der Aussagen über die Größen am Transistor und deren typische Werte ist eine Dimensionierung ausschließlich für den X-Zustand relevant. Die o. g. Gleichungen werden daher wie folgt konkretisiert:



Kollektorwiderstand

1.2.4.3.2.3 Dimensionierung von Schaltstufen mit Übersteuerung



Arbeitspunkte eines Transistorschalters mit Übersteuerung

Ausgangskennlinienfeld mit Arbeitspunkten mit Übersteuerung

Das Ein- und Ausschalten kann optimiert werden, wenn die Arbeitspunkte aus dem aktiv normalen Bereich verschoben werden.

Der Arbeitspunkt für den X-Zustand wird in den Übersteuerungsbereich, der Arbeitspunkt für den Y-Zustand in den Sperrbereich verlagert.

Die Berechnungen der nichtlinearen Zusammenhänge von $I_C = f(I_B)$ im Übersteuerungs- und Sperrbereich werden durch Einführung je eines Faktors umgangen.

Die Optimierung des Einschaltverhaltens kann in der o.g. Schaltung erfolgen. Für die Optimierung der Ausschaltzeit oder beider Schaltzeiten sind Änderungen in der Schaltung notwendig (Widerstand zwischen Basis und negativer Hilfsspannung; dynamische Basisstromeinstellung).

Einschaltübersteuerung: Einschaltfaktor m und dessen Beziehungen

- IB ... Basisstrom (beliebig),
- IBÜ ... Übersteuerungs-Basistrom,
- Schnittpunkt Basisstrom mit der Arbeitsgerade an der Übersteuerungsgrenze IBX ... Basisstrom im Übersteuerungsgebiet, (Transistor im X-Zustand)



Einbeziehung des Einschaltfaktors m in die Dimensionierung



oder

Ausschaltübersteuerung: Ausschaltfaktor k und dessen Beziehungen



1.2.4.3.2.3.1 Statisches Übertragungsverhalten der Transistorschaltstufe



Pegel:Definierte Werte zur Eingrenzung der
zulässigen Ein- und
Ausgangsspannungen von
Logikschaltungen.Die Pegel werden für digitale
Schaltkreisfamilien vom Hersteller
vorgegeben und für identische
Baureihen diverser Hersteller gleich
(Kompatibilität)!Beispiel:TTL-Pegel
Eingang:Div < Ui L < 0,8V
2V < Ui H < 5V</td>Ausgang:0V < Uo L < 0,4V</td>

2,4V < U_{0 H} < 5V

Übertragungskennlinie mit abstrakten Pegelgrenzen

Übung:

Markieren Sie anhand der in der Übertragungskennlinie vorgegebenen Pegelgrenzen die sicheren Pegelbereiche und die "Verbotene Zone".





Die Übersteuerungsfaktoren und deren Wirkung auf die Schaltzeiten

	Vergrößerung von m	Vergrößerung von k
Verzögerungszeit		
Anstiegszeit		
Speicherzeit		
Fallzeit		

Leistungsumsatz bei Schaltvorgängen

Aufgabe:

- Von einem Transistor ist die Verlustleistung mit $P_V = 300$ mW gegeben! Berechnen Sie für die auf der Abszisse aufgeführten U_{CE} -Werte, die sich ergebenden Ströme und tragen Sie die Verlustleistungskurve in das Ausgangskennlinienfeld ein!

- Tragen Sie die Widerstandsgerade für $R_C = 400W$ und $I_K = 50mA$ ein!



- Berechnen Sie die am Transistor umgesetzte Leistung für folgende Spannungen und charakterisieren Sie dei jeweiligen Zustände am Transistor U_{CE} = 0,5V; U_{CE} = 10V und U_{CE} = 20V I

- Tragen Sie für den vorgegebenen Signalverlauf die Leistungswerte in das folgende Diagramm ein!



- Wie verändert sich der Mittelwert der umgesetzten Leistung , wenn die Schaltfrequenz erhöht wird!

1.2.4.4 Unipolartransistor - SFET

Unipolartransistor:

Funktion des BE wird durch eine Art Ladungsträger (Elektronen bzw. Defektelektronen) bestimmt. SFET ... Sperrschicht-Feldeffekt-Transistor JFET ... junktion field efffect transistor

1.2.4.4.1 Aufbau





Lateralschnitt eines n-Kanal-SFET

1.2.4.4.2 Wirkungsweise (n-Kanal-SFET)



1.2.4.4.3 Schaltung zur Kennlinienaufnahme



1.2.4.4.4 Kennlinien des SFET



Übertragungs- und Ausgangskennlinienfeld mit Kennlinienbereichen

1.2.4.4.5 Kennliniengleichungen

(bei Einsatz der Beträge von UP, UDS, UGS - Gültigkeit der Gleichungen für p- und n-Kanal-SFET)

Ausgangskennlinie für UDS < UDSP : (Anlaufbereich bzw. Ohmscher Bereich)

$$I_{D} = e \frac{\mu_{n} N_{D} A}{I} \left(U_{DS} - \frac{2}{3} U_{P} \left(\left(\frac{U_{DS} + U_{GS}}{U_{P}} \right)^{\frac{3}{2}} - \left(\frac{U_{GS}}{U_{P}} \right)^{\frac{3}{2}} \right) \right)$$
[1]

Ausgangskennlinie für UDS > UDSP : (Abschnür- bzw. Sättigungsbereich)

$$I_{D} = e \frac{\mu_{n} N_{D} A}{I} \left((U_{P} - U_{GS}) - \frac{2}{3} U_{P} \left(\left(\frac{U_{DS} + U_{GS}}{U_{P}} \right)^{\frac{3}{2}} - \left(\frac{U_{GS}}{U_{P}} \right)^{\frac{3}{2}} \right) \right)$$
[2]

[nach Möschwitzer/Lunze; Halbleiterelektronik; VT 1973; S. 545]

Übertragungskennlinie mit UDS = UDSP

$$I_{DSP} \approx I_{DSS} \left(1 - \frac{U_{GS}}{U_P}\right)^2$$
Bereiche im Ausgangskennlinienfeld
Anlaufbereich: Gültigkeit der Gleichung [1]

Abschnürbereich:	Gültigkeit der Gleichung [2], (geringer, quasi-linearer Anstieg des ID)
Abschnürgrenze:	Gültigkeit der Gleichung [3]
Durchbruchbereich:	Spannungsdurchbruch, (erster Durchbruches einer HL-Diode in Sperrrichtung)

1.2.4.4.6 Kennwerte

1.2.4.4.6.1	Gleichstromkennwerte
ID max maxi	imaler Drainstrom

U _{DS max}	maximale Drain-Source-Spannung,
IDSS	maximaler Sättigungsstrom, IDSS = ID _{UDS} = U _{DSS} ^{bzw.} IDSS = IDSP _{UGS} = 0
UDSS	maximale Sättigungsspannung, UDS, bei der für UGS = 0 der Kanal abgeschnürt ist!
IDSP	Sättigungsstrom, IDSP = IDI _{UDS} = UDSP
UDSP	Sättigungsspannung UDS, bei der für eine bestimmte UGS der Kanal abgeschnürt ist!
UP	Abschnürspannung, pinch-off-voltage, UP = UGS I _D = 0 [,]
$P_V = U_{DS} I_D$	Verlustleistung,

Beziehungen zur Kennlinie

- Verbindungslinie der Abschnürpunkte (UDSP , IDSP bzw. UDSS , IDSS) ergibt Abschnürgrenze,
- die Lage der Abschnürpunkte, d. h. die sich jeweils ergebenden Ströme, sind abhängig von UGS,
- Beschreibung durch: $I_{DSP}\approx I_{DSS}\left(1-\frac{U_{GS}}{U_P}\right)^2$
- Verknüpfung von Eingangs- und Ausgangsgröße,
- mathematische Beschreibung Übertragungsfunktion,
- graphische Darstellung Übertragungskennlinie, 2. Quadrant des Kennlinienfeldes



Idealisiertes Übertragungs- und Ausgangskennlinienfeld eines n-Kanal-SFET mit signifikanten Kennlinienbereichen und Kenngrößen

D. Felkl

Elektronische Bauelemente 38

1.2.4.4.6.2 Wechselstromkennwerte

ltbild)
Itbild



Die Bezugspfeile im y-ESB sind i. d. R. in symmetrischer Form definiert.

1.2.4.4.6.2.2 y-Parameter (Admittanz)

У11	(für u <u>2</u> = 0,	Kurzschluss am Ausgang)
У12	(für u ₁ = 0,	Kurzschluss am Eingang)
У21	(für u ₂ = 0,	Kurzschluss am Ausgang)
У22	(für u ₁ = 0,	Kurzschluss am Eingang)

Weitere dynamische Kennwerte: maximale Steilheit,

sS

$$S_S = S|_{U_{GS} = 0}$$

(Maximalwert von y₂₁)

1.2.4.4.6.2.3 Vierpolgleichungen:

Matrixform	expliziert
$ \begin{pmatrix} \mathbf{i}_1 \\ \mathbf{i}_2 \end{pmatrix} = \begin{pmatrix} \mathbf{y}_{11} & \mathbf{y}_{12} \\ \mathbf{y}_{21} & \mathbf{y}_{22} \end{pmatrix} \begin{pmatrix} \mathbf{u}_1 \\ \mathbf{u}_2 \end{pmatrix} $	

1.2.4.4.6.2.4 Ermittlung der y-Parameter

- Anlegen einer Tangente am Arbeitspunkt im jeweiligen Kennlinienfeld,

- Ermittlung der zugehörigen Strom- und Spannungsänderung,

- Berechnung des betreffenden Parameters (Leitwertes).

Beispiel: Graphische Bestimmung des Übertragungsleitwertes y21 bzw. der Steilheit S

oder $y_{21} = \frac{\Delta I_D}{\Delta U_{GS}}$ $y_{21} = \frac{\Delta I_{DSP}}{\Delta U_{GS}}$ bzw. $y_{21} = s$ $y_{21} = \frac{i_2}{u_1}$ oder $y_{21} = \frac{i_D}{u_{GS}}$

1.2.4.4.7 SFET als Verstärker

1.2.4.4.7.1 Statische Dimensionierung





- Eintragen der Spannungen und Ströme,
- URS

•

- Stromfluss von (+) nach (-),
- Pfeilrichtung von URS wie eingetragen,
- UGS
 - Stromfluss ID nur, wenn Gate negativer als Source,
 - Pfeilrichtung von (+) nach (-),
 - Bezeichnungsindex:
 - Index 1: positivere Elektrode
 - Index 2: negativere Elektrode
 - Formulierung als $\mathsf{U}\mathsf{GS}$,
 - Pfeilrichtung invertieren,



- Aufstellung der Maschen im Ein- und Ausgangskreis,
- Berechnungsalgorithmus,

Berechnungsalgorithmus:

1.2.4.4.7.1.2 Gate- Spannungsteiler



Schaltung mit eingetragenen Spannungen

Berechnungsalgorithmus:



Koppelkondensatoren:

1.2.4.4.7.3 Aufgaben Statische Dimensionierung

Dimensionieren Sie die Schaltung mit automatischer Gate- Spannungserzeugung für folgende Daten: $I_S = 5nA$, $U_P = -5V$, $I_{DSP} = 5mA$, $I_{DSS} = 10mA$, $U_B = 12V$

Dimensionieren Sie die Schaltung mit Gate- Spannungsteiler für folgende Daten: $I_S = 5nA$, $U_P = -5V$, $I_{DSP} = 6,4mA$, $I_{DSS} = 10mA$, $U_B = 20V$

1.2.4.4.7.4 Eigenschaften und Anwendungen von SFET's

Eigenschaft	Anwendung